

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-305993

(43)Date of publication of application : 05.11.1999

(51)Int.Cl.

G06F 7/24

(21)Application number : 10-114672

(71)Applicant : MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing : 24.04.1998

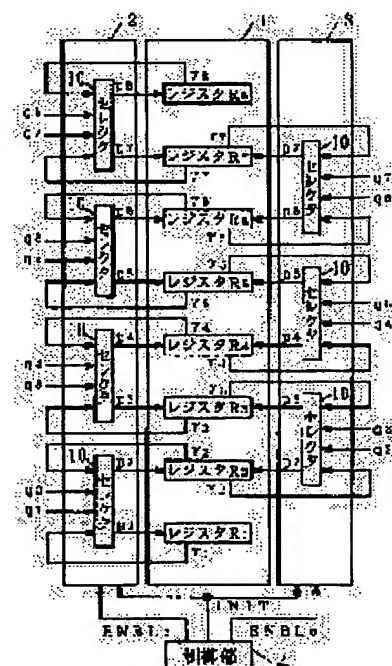
(72)Inventor : MARUME KOJI

(54) SORTER

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a sorter capable of operating a sort part and the other part through parallel processing when it is not necessary to arrange data streams completely in the ascending or descending order.

SOLUTION: Concerning the sorter provided with a register part having plural registers for storing data to be sorted, this device is provided with an even-numbered phase selector group 2 having plural selectors 10 for performing the comparative updating processing of values stored in the registers in even-numbered phases, odd-numbered phase selector group 3 having plural selectors 10 for performing the comparative updating processing of values stored in the registers in odd-numbered phases, and control part 4 for alternately operating the even-numbered phase selector group 2 and the odd-numbered phase selector group 3 by alternately switching the even-numbered and odd-numbered phases.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-305993

(43) 公開日 平成11年(1999)11月5日

(51) Int.Cl.⁶

G 0 6 F 7/24

識別記号

F I

G 0 6 F 7/24

D

審査請求 未請求 請求項の数1 O L (全 6 頁)

(21) 出願番号 特願平10-114672

(22) 出願日 平成10年(1998)4月24日

(71) 出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72) 発明者 丸目 孝二

大阪府門真市大字門真1006番地 松下電器

産業株式会社内

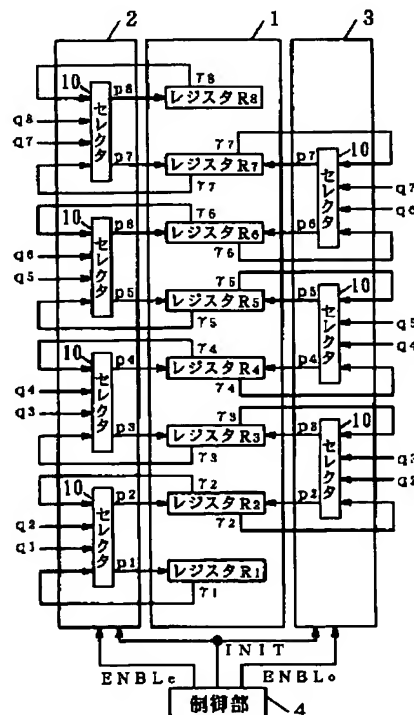
(74) 代理人 弁理士 滝本 智之 (外1名)

(54) 【発明の名称】 ソート装置

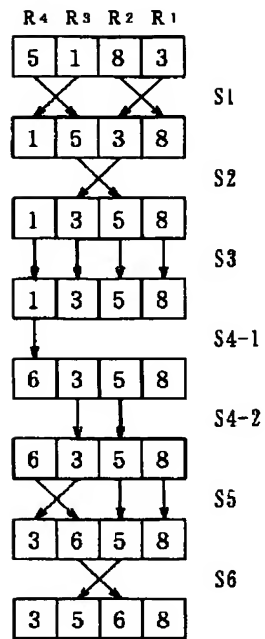
(57) 【要約】

【課題】 データ列が完全に昇順や降順に並んでいる必要のない場合には、ソート部と他の部分とを並列処理で動作させることが可能なソート装置を提供することを目的とする。

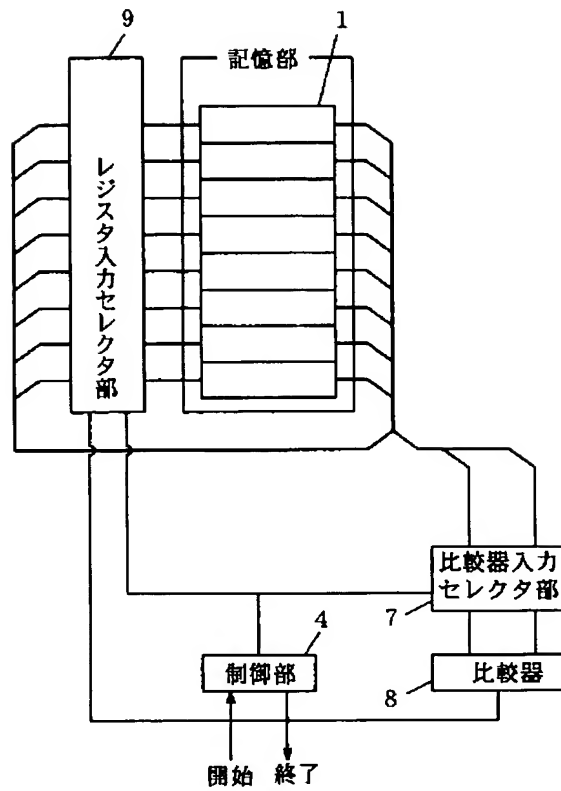
【解決手段】 ソートするデータを記憶する複数のレジスタを有するレジスタ部を備えるソート装置で、偶数フェーズにおいてレジスタに記憶された値の比較更新処理を行う複数のセクタ10を有する偶数フェーズセクタ群2と、奇数フェーズにおいてレジスタに記憶された値の比較更新処理を行う複数のセクタ10を有する奇数フェーズセクタ群3と、偶数フェーズと奇数フェーズとを交互に切り替えることで偶数フェーズセクタ群2と奇数フェーズセクタ群3とを交互に動作させる制御部4とを備えた構成より成る。



【図 4】



【図 5】



【図 6】

